



ADVANCED LOGIC SYNTHESIS FOR ELECTRONICS
A.L.S.E.

- **Conception ASIC & FPGA** (Altera, Actel, Atmel, Lucent, Lattice/Vantis, Xilinx, ...)
- Conception & Portage de **Designs**, en **VHDL** ou **Verilog**,
- Conception de **Modules** spécifiques,
- **Conseil** en **Architecture** de systèmes et en **Méthodologie**, *Peer reviews*, Audits,
- **Formations** Doulos France,
- Etc...

Vos contacts sur Paris : – **ALSE** – 166, Bd Montparnasse – 75014 PARIS
 ☎ 01 42 79 51 38 Web : <http://www.alse-fr.com>
 Direction Technique : **Bertrand Cuzeau**, E-mail : cuzeau@alse-fr.com
 Chef de Projets : **Ludovic Bacquart**, E-mail : bacquart@alse-fr.com

Aide-mémoire
Librairie Numérique IEEE

```
Library IEEE;
use IEEE.numeric_std.all; -- © ALSE. http://www.alse-fr.com
```

